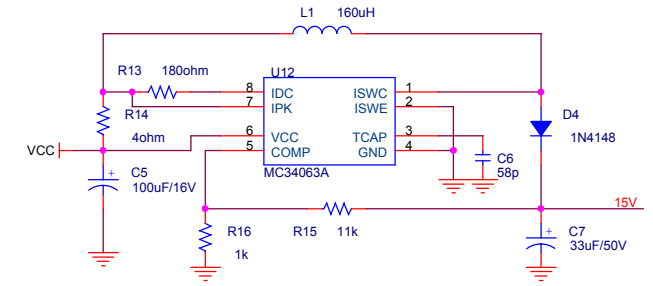
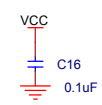
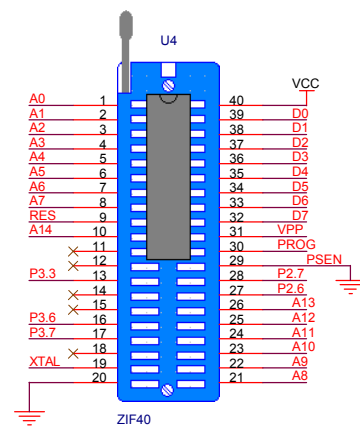


Vpp Function:
 CTR_VFP_1=0, CTR_VFP_2=1有Vpp=12-13V
 CTR_VFP_1=1, CTR_VFP_2=1有Vpp=5V
 CTR_VFP_1=0, CTR_VFP_2=0有Vpp=0V

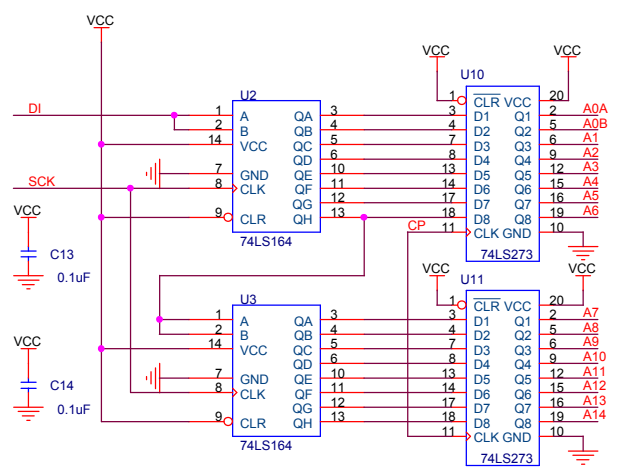
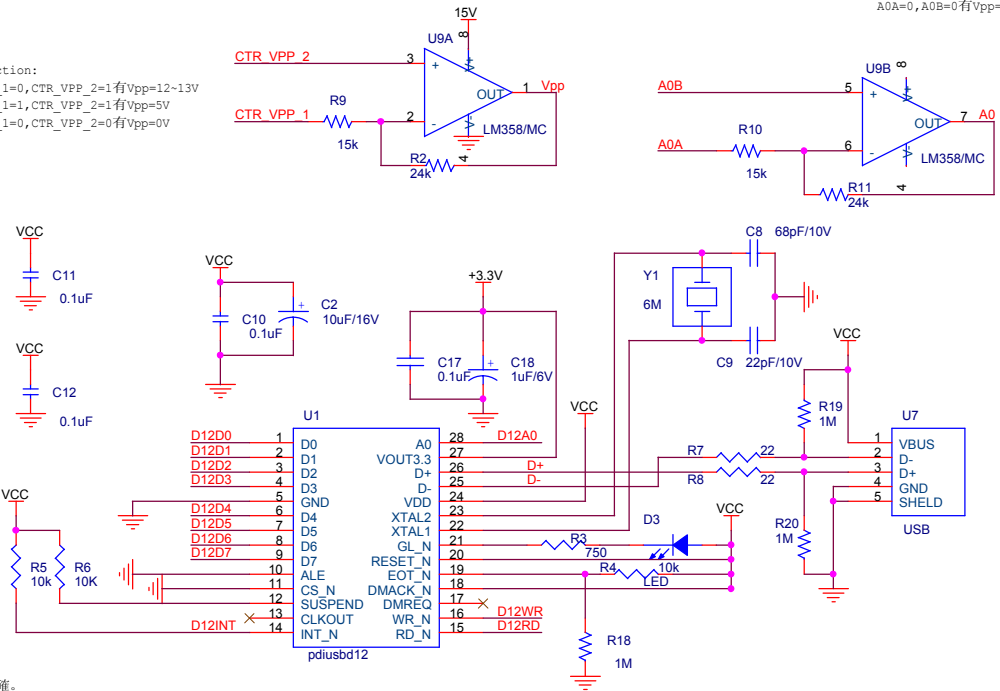


A0 Function:
 A0A=0, A0B=1有Vpp=12-13V
 A0A=1, A0B=1有Vpp=5V
 A0A=0, A0B=0有Vpp=0V

表 1 PDIUSB12 引脚说明

引脚号	符号	说明
1~4, 6~9	DATA<0~> DATA<7>	8 位双向数据
5	GND	地
10	ALE	地址锁存允许。在多路复用地址/数据总线时，ALE 下降沿用于锁存地址信息；独立地址/数据总线时将 ALE 永久接地
11	CS_N	片选（低电平有效）
12	SUSPEND	芯片进入挂起状态
13	CLKOUT	可编程时钟输出
14	INT_N	中断输出（低电平有效）
15	RD_N	读选通（低电平有效）
16	WR_N	写选通（低电平有效）
17	DMREQ	DMA 请求
18	DMACK_N	DMA 响应（低电平有效）
19	EOT_N	DMA 传输结束（低电平有效）。另一个功能是 VBUS 感知器
20	RESET_N	复位（低电平有效、异步）。有片内上电复位电路，该引脚可以接高
21	GL_N	GoodLink 发光二极管指示器（低电平有效）
22	XTAL1	晶振连接 1（6 MHz）
23	XTAL2	晶振连接 2（6 MHz）
24	VDD	正电源（4.0~5.5 V）。让芯片工作在 3.3 V，将 3.3 V 电压加到 VDD 和 VOUT3.3 两个引脚上
25	D-	USB D- 数据线
26	D+	USB D+ 数据线
27	VOUT3.3	3.3 V 输出
28	A0	地址位。A0=1 选择命令，A0=0 选择数据。在多路复用地址和数据总线配置时，这一位将不考虑，应接高电平

如何快速判断CPU与D12的硬件连接是否正确的方法：
 1. 使用模式设置命令（0x13）去改变13脚的输出频率，如果可以改变，证明单片机向D12发送命令正确。
 2. 使用读取ID命令（0x1d）去读，读回两个字节的內容，第一个字节应为0x12，第二个字节为0x10。如果正确，则表明D12向单片机发送数据没有问题。
 以上两项都满足了的话，D12的硬件连接应该没有问题了。



Easy USB 51 Programmer V1.1			4Z0002	
标记处数	更改文件号	签字日期	图样标记	重量比例
设计	工艺		S	1:1
制图	标准化		共 1 页 第 1 页	
校对	批准		百合电子工作室	
审核	日期		www.balheee.com	

电路原理图